

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2002 年 8 月 8 日 (08.08.2002)

PCT

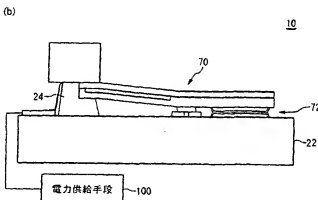
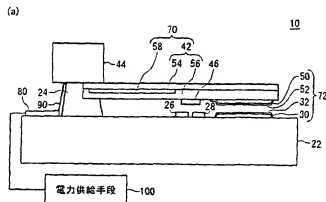
(10) 国際公開番号
WO 02/061781 A1

- (51) 国際特許分類: H01H 59/00, [JP/JP]; 〒179-0071 東京都 練馬区旭町 1 丁目 3 2 番 1 号 Tokyo (JP).
61/01, 37/02, 57/00, 50/00
- (21) 国際出願番号: PCT/JP02/00263 (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 安岡 正純 (YASUOKA, Masazumi) [JP/JP]; 〒179-0071 東京都 練馬区旭町 1 丁目 3 2 番 1 号 株式会社アドバンテスト内 Tokyo (JP). 宮崎 勝 (MIYAZAKI, Masaru) [JP/JP]; 〒179-0071 東京都 練馬区旭町 1 丁目 3 2 番 1 号 株式会社アドバンテスト内 Tokyo (JP).
- (22) 国際出願日: 2002 年 1 月 17 日 (17.01.2002)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願 2001-21092 2001 年 1 月 30 日 (30.01.2001) JP (74) 代理人: 龍華 明裕 (RYUKA, Akihiro); 〒160-0022 東京都 新宿区新宿 1 丁目 2 4 番 1 2 号 東信ビル 6 階 Tokyo (JP).
- (71) 出願人 (米国を除く全ての指定国について): 株式会社アドバンテスト (ADVANTEST CORPORATION) (81) 指定国 (国内): DE, JP, KR, US.

/続葉有/

(54) Title: SWITCH AND INTEGRATED CIRCUIT DEVICE

(54) 発明の名称: スイッチ、及び集積化回路装置



100...POWER SUPPLY MEANS

(57) Abstract: A switch (10) for connecting a first terminal and a second terminal electrically. The switch (10) comprises a first terminal (46), a second terminal (26) and a third terminal (28) facing the first terminal (46), means (70) for driving the first terminal (46) in the direction of the second terminal (26) and the third terminal (28), and an electrostatic coupling section (72) having a first electrode (50) and a second electrode (30) disposed oppositely and attracting the first terminal (46) electrostatically in the direction of the second terminal (26) and the third terminal (28).

/続葉有/

WO 02/061781 A1